

---

# Ricardo Pavel Parada Morado



**Trayectoria Educativa** **Maestría en Ciencias de la Ingeniería Eléctrica**  
*Enero-2005 a Marzo 2007*  
*Lugar: Instituto Tecnológico de la Laguna*

**Licenciatura en Ingeniería en Electrónica**  
*Agosto-1999 a Mayo 2003*  
*Lugar: Instituto Tecnológico de la Laguna*

**Trayectoria Profesional** **Director de Programa Académico de Ingeniería en Tecnologías de Manufactura**  
Septiembre-2016 a la fecha  
Área: Académica  
Lugar: Universidad Politécnica de Gómez Palacio

**Catedrático**  
Septiembre-2015 a la fecha  
Área: Programa Académico de Ingeniería en Tecnologías de Manufactura  
Lugar: Universidad Politécnica de Gómez Palacio

**Desarrollador de material para plataforma virtual a nivel bachillerato en el área de matemáticas**  
Mayo-2014 a Noviembre -2014  
Área: Dpto. de Desarrollo de Contenido  
Lugar: Compax Ideas y Tecnología S.A. de C.V.

**Jefe de Operación y Mantenimiento**  
Noviembre-2008 a Diciembre-2010  
Área: Operación y mantenimiento de la central de 24MW  
Lugar: Proinelca POWER S.L.

**Profesor de Ingeniería en el área de físico-matemáticas**  
Octubre-2007 a Noviembre-2008  
Área: División de Sistemas Computacionales  
Lugar: Instituto Tecnológico Superior de Lerdo

**Asesor de proyectos con microcontroladores PIC en lenguaje ensamblador**  
Mayo-2007 a Octubre-2007  
Área: Gerente, autoempleo  
Lugar: Asesor de proyectos